

Informationen zur Benutzung der Decision PCI PCCOM Karten unter MS-DOS.

Zunaechst koennen Sie die Karten mit dem mitgelieferten PCCOM V4 Treiber ansprechen. Der PCCOM Treiber ist ein TSR und hat ein eigenes Interrupt-Interface, und ueberlagert ebenfalls die Standard BIOS Funktionen. Naeheres zum PCCOM Treiber finden Sie auch im Handbuch.

Der PCCOM V4 Treiber befindet sich auch der 'gelben' CD im Verzeichnis \serialco\Pccom\Multiser\Dos\MsDos\PccomV4\Dos_Drv, bzw, \driver\Pccom\Multiser\Dos\MsDos\PccomV4\Dos_Drv.

Weiterhin befindet sich auf der CD entweder im Hauptverzeichnis, oder im 'Driver' Verzeichnis das entsprechende Handbuch (PCI4.PDF)

Falls Sie selber einen DOS Treiber fuer die PCI Karten entwickeln moechten ist das natuerlich auch moeglich. Da sich der PCI I/O Bereich wie der ISA Bereich ansprechen laesst, sind existierende Treiber einfach zu modifizieren. Das einzige Problem besteht darin, die Basisadresse und Interrupt der Karten vom PCI Bus zu lesen.

Hierzu bietet das Standard BIOS des PC's einige Interruptfunktionen an:
Assemblerbeispiel:

```
mov ah,0xb1;           ;
mov al,2
mov cx,0x6666         ; Vendor ID
mov dx,0x0001        ; Karten ID (1 - PCI 4 Port Karte
mov si,find          ; Index der zu findenen Karte
int 0x1a
cmp ah,0
jnz error1
mov bno,bh           ; Bios 'Handle' auf die PCI Karte
mov dno,bl

mov ah,0xb1;           ; Lesen der Basisadresse
mov al,0x09;
mov di,0x1c;
mov bh,bno           ; Bios 'Handle' auf die PCI Karte
mov bl,dno
int 0x1a
cmp ah,0
jnz error1
mov address,cx       ;
sub address,1        ; Danach steht in der Variable 'address' die
entsprechende Port I/O Adresse
                    ; zum Zugriff auf die Karte

char irq;           ; Auslesen des Interrupts

asm{
```

```
mov ah,0xb1
mov al,0x08
mov di,0x3c
mov bh,bno      ; Bios 'Handle' auf die PCI Karte
mov bl,dno
int 0x1a
cmp ah,0
jnz error3
mov irq,cl
```

Die PCI 4-Port Karte hat in den ersten 0x20 Bytes die 4 16550 Uarts. An Adresse (Basis + 0x20) steht ein Nibble mit 4 Interrupt Status bits und den 4 Bits des Dip-Switches der Karte. Die 4 Interrupt Bits stehen dabei im LSB, waehrend die Dip-Schalter Stellungen im MSB des Statusbytes (Basis + 0x20) stehen.